

IB/2004/050645

SCHWEIZERISCHE EIDGENOSSENSCHAFT
CONFÉDÉRATION SUISSE
CONFEDERAZIONE SVIZZERA

**PRIORITY
DOCUMENT**

SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

Bescheinigung

Die beiliegenden Akten stimmen mit den ursprünglichen technischen Unterlagen des auf der nächsten Seite bezeichneten Patentgesuches für die Schweiz und Liechtenstein überein. Die Schweiz und das Fürstentum Liechtenstein bilden ein einheitliches Schutzgebiet. Der Schutz kann deshalb nur für beide Länder gemeinsam beantragt werden.

Attestation

Les documents ci-joints sont conformes aux pièces techniques originales de la demande de brevet pour la Suisse et le Liechtenstein spécifiée à la page suivante. La Suisse et la Principauté de Liechtenstein constituent un territoire unitaire de protection. La protection ne peut donc être revendiquée que pour l'ensemble des deux Etats.

Attestazione

I documenti allegati sono conformi agli atti tecnici originali della domanda di brevetto per la Svizzera e il Liechtenstein specificata nella pagina seguente. La Svizzera e il Principato di Liechtenstein formano un unico territorio di protezione. La protezione può dunque essere rivendicata solamente per l'insieme dei due Stati.

Bern, 18. MRZ. 2004

Eidgenössisches Institut für Geistiges Eigentum
Institut Fédéral de la Propriété Intellectuelle
Istituto Federale della Proprietà Intellettuale

Patentverfahren
Administration des brevets
Amministrazione dei brevetti


Heinz Jenni



Demande de brevet no 2003 0832/03 ✓

CERTIFICAT DE DEPOT (art. 46 al. 5 OBI)

L'Institut Fédéral de la Propriété Intellectuelle accuse réception de la demande de brevet Suisse dont le détail figure ci-dessous.

Titre:

Procédé d'assemblage d'un composant électronique sur un substrat.

Requérant:

NagraID S.A.

Rue des Champs 12

2301 La Chaux-de-Fonds

Mandataire:

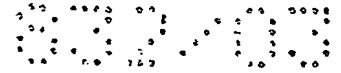
Leman Consulting S.A.

62 rte de Clementy

1260 Nyon

Date du dépôt: 13.05.2003 ✓

Classement provisoire: B23K



PROCÉDÉ D'ASSEMBLAGE D'UN COMPOSANT ÉLECTRONIQUE SUR UN SUBSTRAT

5 La présente invention concerne un procédé d'assemblage d'un composant électronique sur un support isolant appelé substrat comportant une pluralité de pistes conductrices. Ce procédé peut être appliqué lors de la fabrication de transpondeurs sous forme de carte ou d'étiquette électronique en général de faible épaisseur.

10 On entend par étiquette électronique, un ensemble comprenant au moins un support isolant, une antenne et un composant électronique, en général une puce. La carte ou l'étiquette électronique fabriquée en utilisant le procédé selon l'invention se trouve dans de nombreuses applications comme moyen d'identification, de contrôle ou de paiement.

15 Le sujet de la présente invention se concentre particulièrement sur le montage d'au moins un composant électronique sur le substrat d'une carte ou d'une étiquette de faible épaisseur. Un composant électronique est un élément tel que: une puce, une capacité, une résistance, une diode, un fusible, une batterie, un affichage, ou encore un ensemble comprenant une puce surmoulée munie de plages de contacts.

20 Il est connu de l'homme du métier des cartes ou des étiquettes où des composants sont montés sur un substrat, sur lequel sont gravées des pistes et des plages de connexion en matériau conducteur (cuivre en général). Les composants sont en général collés, puis leurs contacts sont soudés sur les pistes ou sur les plages de connexion conductrices du substrat. Le contact électrique entre les plages de connexion du composant et celles du substrat est réalisé par des moyens tels que: collage avec une colle conductrice, soudage à l'aide d'ultrasons, soudage à l'aide
25 d'un alliage à base d'étain appliqué à chaud.

Il est aussi connu des cartes munies de composants dont les contacts sont pourvus de griffes ou de pointes (bumps) qui sont enfoncées par pressage dans les plages de connexion gravées du substrat. Le document WO0055808 décrit la réalisation d'une connexion entre une puce et des plages de contacts d'une antenne par
30 laminage à chaud. Les contacts de la puce comportent des bossages qui s'incrudent

dans la matière conductrice des plages de connexion de l'antenne occasionnant une déformation de ces plages.

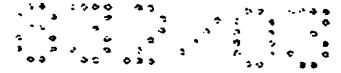
Les liaisons des composants aux conducteurs du substrat peuvent aussi être effectuées au moyen de fils conducteurs soudés d'une part sur un conducteur du substrat et d'autre part sur une plage conductrice du composant.

Afin de protéger les composants et les circuits ainsi câblés, une résine époxy peut être coulée sur toute ou partie de la surface du substrat afin d'enrober l'ensemble des composants du circuit. Selon une autre réalisation, une feuille isolante est laminée sur tout ou partie du substrat recouvrant le ou les composants et les pistes conductrices avoisinantes.

Les transpondeurs dont les composants sont assemblés selon les procédés connus décrits ci-dessus présentent un inconvénient au niveau de la qualité et de la fiabilité de la connexion du composant au conducteur. En effet, cette connexion peut être interrompue totalement ou de manière intermittente en fonction des contraintes mécaniques subies par le transpondeur lors de son utilisation. Plus particulièrement, les transpondeurs de faible épaisseur comme des cartes ou des étiquettes électroniques sont aisément déformables par flexion ou par torsion. Ces contraintes peuvent apparaître lors de l'utilisation courante du transpondeur comme par exemple sur une étiquette appliquée sur une surface d'un objet présentant des protubérances.

Malgré la protection des composants par surmoulage ou par laminage d'une feuille isolante, les connexions des composants sont soumises à des forces internes de traction et de compression qui provoquent leur rupture lorsque le transpondeur est déformé. Ce phénomène est encore accentué lors de déformations répétitives qui entraînent la fatigue de la liaison qui finalement se rompt après un certain nombre de flexions ou de torsions subies par le transpondeur.

Le but de la présente invention est de pallier les inconvénients décrits ci-dessus à savoir d'accroître la fiabilité et la qualité de la liaison électrique entre le ou les composants électroniques et les pistes conductrices du substrat tout en réduisant les coûts de fabrication du transpondeur.



La présente invention a également pour but de proposer un procédé de fabrication d'un tel transpondeur sous forme de carte ou d'étiquette capable de résister à des flexions ou des torsions sans interruption des connexions des composants.

Ces buts sont atteints par un procédé d'assemblage d'au moins un composant électronique comportant des plages conductrices sensiblement planes connectées à des pistes conductrices disposées sur la surface d'un support isolant généralement plan appelé substrat caractérisé par les étapes suivantes:

- poser le substrat sur une surface de travail, la face comportant les pistes conductrices étant dirigée vers le haut,

- placer le composant électronique dans un logement du substrat situé dans une zone comportant les pistes conductrices, les plages conductrices du composant entrant en contact avec des pistes correspondantes du substrat,

- appliquer une couche de matière isolante s'étendant à la fois sur le composant et au moins sur une zone du substrat entourant ledit composant, de sorte que la connexion électrique entre les plages conductrices et les pistes conductrices soit assurée par la pression de la couche isolante sur le composant.

Le composant électronique aussi appelé module électronique est en général formé d'une puce dont les contacts situés sur une de ses faces sont rapportés sur une feuille conductrice, appelée "leadframe" constituant des plages de contact qui prolongent les contacts de petites dimensions de la puce. Dans un exemple de réalisation, la face opposée de la puce est surmoulée par une matière isolante en général de la résine époxy. Le "leadframe" permet de faciliter la connexion du module électronique sur des pistes conductrices d'un circuit imprimé. La plupart des composants à semi-conducteur montés sur la surface de circuits imprimés comportent de tels "leadframe".

Les pistes conductrices du substrat sont définies au sens large. Elles peuvent être constituées de pastilles ou de plages conductrices reliées à des segments conducteurs d'un circuit gravé chimiquement ou déposé par sérigraphie sur le substrat. Un tel circuit peut constituer par exemple l'antenne d'une carte sans contact

servant à l'apport d'énergie à la carte et à l'échange de données numériques au moyen d'un terminal.

5 Il est important de noter que la méthode selon l'invention ne nécessite ni soudure, ni accrochage d'une manière quelconque des contacts du composant sur les conducteurs du circuit. Il suffit donc que les surfaces de contact du composant et du substrat soient pressées l'une contre l'autre en présentant des surfaces sensiblement planes. Le composant est retenu sur le substrat par la matière isolante qui le recouvre en s'étendant sur la périphérie du composant.

10 Le logement dans le substrat sert à maintenir temporairement le composant entre la phase de sa pose et du dépôt de la couche isolante. Ce logement peut être réalisé de plusieurs manières telles qu'une cavité dans le substrat obtenue par fraisage ou une fenêtre découpée par étampage, ou simplement par déformation du substrat par l'échauffement du composant lors de sa pose sur le substrat.

15 L'avantage du montage du composant selon cette méthode réside en ce que le contact entre le composant et les conducteurs du circuit est maintenu lorsque le transpondeur est fléchi ou tordu. En effet, les forces internes apparaissant au niveau de la connexion auront tendance à faire glisser les contacts les uns sur les autres sans occasionner de rupture comme dans le cas d'une connexion soudée ou ancrée. Des contraintes répétées exercées sur le transpondeur entraînent un effet
20 "autonettoyant" des conducteurs par frottement de leur surfaces en contact. Par conséquent les performances de la connexion comme sa fiabilité et sa conductivité électrique se trouvent grandement améliorées.

25 L'invention sera mieux comprise grâce à la description détaillée qui va suivre et qui se réfère aux dessins annexés qui sont donnés à titre d'exemple nullement limitatif, dans lesquels:

- la figure 1 représente un composant sous forme d'un module électronique muni de plages de contact.

30 - la figure 2 représente une vue de dessus d'un transpondeur de faible épaisseur comprenant un substrat et un composant pourvu de plages de contact protégé par une couche isolante



- la figure 3 illustre une coupe agrandie du transpondeur de la figure 2 selon l'axe A-A

- la figure 4 illustre une coupe d'un assemblage d'un transpondeur comprenant deux substrats et un composant pourvu de plages de contact

5 - la figure 5 illustre une coupe d'un assemblage d'un transpondeur comprenant deux substrats et un composant constitué par une puce insérée dans l'un des substrats.

Le composant (1) de la figure 1 formant un module électronique comporte une puce (2) protégée par un surmoulage (4) en matière isolante telle que de la résine époxy. Les contacts de la puce sont connectés à des plages de contact (3) formées dans
10 une feuille conductrice en cuivre étamé par exemple constituant le "leadframe".

La figure 2 et la coupe selon l'axe A-A illustrée par la figure 3 montrent un exemple de transpondeur comportant un substrat (5) de faible épaisseur pouvant être déformé sur lequel est placé le composant (1) de la figure 1. La surface supérieure de ce substrat comporte des pistes ou des plages conductrices (6) gravées, collées
15 ou imprimées par sérigraphie par exemple. La partie surmoulée (4) du composant (1) est insérée dans un logement (7) constitué par une cavité usinée ou une fenêtre découpée dans le substrat de manière à minimiser l'épaisseur finale du transpondeur. Les pistes conductrices (6) du substrat sont en contact avec les
20 plages conductrices (3) du composant uniquement par pression sans utilisation de soudure ou de colle conductrice. Les surfaces ainsi en contact sensiblement planes ne comportent aucun relief particulier pouvant servir de point d'ancrage. Le maintien du composant sur le substrat et de la pression sur ses contacts sont assurés par une
25 couche isolante (8) répartie à la fois sur la surface apparente du composant et sur une zone du substrat voisine du composant. Selon une variante, cette couche isolante peut être répartie sur toute la surface supérieure du substrat.

Un transpondeur ainsi réalisé peut être déformé sans que les connexions du composant sur les conducteurs du substrat soient interrompues. Les plages de contact du "leadframe" auront tendance à frotter sur les pistes du substrat sous l'action des forces internes engendrées par la déformation du transpondeur.

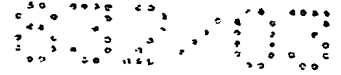
La figure 4 montre une variante de l'assemblage du transpondeur selon la méthode de l'invention où la partie surmoulée (4) du composant (1) est insérée dans une cavité ou chassée dans une fenêtre d'un premier substrat (5) isolant. Les plages conductrices (3) du composant sont ainsi disposées sur la surface inférieure du substrat (5). Un second substrat (9) comportant, sur sa surface supérieure, une pluralité de pistes conductrices comme par exemple une antenne (6') et des pistes de contact (6) situées en regard de celles du composant est appliqué sur le premier substrat (5). L'assemblage des deux substrats (5, 9) est effectué par collage ou laminage à chaud ou à froid suivant les flèches L. Le contact électrique du composant avec les pistes (6) du second substrat est réalisé par la pression du laminage ou du collage. L'épaisseur finale du transpondeur se limite à celle des deux substrats (5, 9) superposés.

Selon une autre variante, le composant (1) ne comporte pas de surmoulage, la puce (2) est alors protégée directement par le premier substrat (5). La puce est soit insérée dans une cavité (7) pré-usinée dans le substrat, soit enfoncée à chaud dans la matière du substrat de façon à ce que les plages de contact (3) du composant (1) s'appliquent contre la surface interne du substrat (5).

L'insertion directe du composant dans la matière du substrat sans cavité pré-usinée s'effectue par échauffement de la puce lors de sa pose entraînant un ramollissement local et une déformation du substrat. La puce est ensuite enfoncée dans le substrat au moyen d'un outillage approprié à la profondeur voulue. Le logement ainsi constitué est adapté au contour de la puce et maintient la position de la puce ou de l'ensemble du composant pendant le laminage du second substrat.

Le second substrat (9) est assemblé de la même manière que dans la variante précédente. L'épaisseur du premier substrat (5) peut ainsi être réduite à une valeur proche de celle de la puce.

La figure 5 représente une variante de l'assemblage d'un transpondeur où le composant est constitué uniquement par une puce (2) dépourvue de "leadframe". Dans ce cas, comme dans le précédent, la puce (2) est soit logée dans une cavité pré-usinée soit pressée dans la matière du premier substrat (5) de façon à faire apparaître ses plages de contacts (3') à fleur de la surface du substrat (5). Le second



substrat (9) est muni de pistes conductrices (6) en regard de celles de la puce destinée à sa connexion par la pression du collage ou du laminage de l'ensemble des deux substrats (5, 9). Les plages de contact (3') de la puce (2) sont bien entendu planes ce qui permet leur frottement sur les pistes conductrices correspondantes du second substrat en cas de déformation du transpondeur.

La couche isolante déposée sur le composant et sur tout ou partie de la surface du substrat ainsi que le second substrat laminé sur le premier substrat peuvent comporter un décor ou un marquage sur la surface extérieure caractérisant le transpondeur final. En outre le premier substrat peut également comporter un décor sur la face opposée à celle supportant les pistes conductrices.

La méthode selon l'invention s'applique aussi à l'assemblage de cartes dites "dual" c'est-à-dire comprenant d'une part un ensemble de contacts plans affleurant une des faces extérieures de la carte et d'autre part une antenne interne sous forme d'un ensemble de pistes conductrices. Cet ensemble de contacts est situé sur une des faces d'un module et chaque contact est relié à une plage conductrice sur la face opposée du module. Ce dernier est inséré dans un logement muni d'une fenêtre découpée dans un premier substrat dont l'épaisseur est sensiblement égale à celle du module. L'ensemble de contacts affleure la surface du substrat constituant la face extérieure de la carte et les plages conductrices de la face opposée s'appuient sur des pistes conductrices d'un second substrat assemblé sur le premier substrat.

Une puce ou un module électronique supplémentaire tel que décrit précédemment, complétant cet assemblage, peut être monté dans l'un ou l'autre des substrats. Les plages conductrices de ce module se connectent par pression sur des pistes conductrices correspondantes de la surface d'un des substrats.

Il est également envisageable d'assembler puis de laminier plus de deux substrats superposés comprenant des pistes conductrices et des modules électroniques dont les plages conductrices se connectent par la pression du laminage sur des pistes conductrices correspondantes disposées sur les faces de l'un ou l'autre des substrats.

REVENDECATIONS

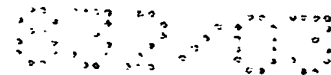
1. Procédé d'assemblage d'au moins un composant électronique comportant des plages conductrices sensiblement planes connectées à des pistes conductrices disposées sur la surface d'un support isolant généralement plan appelé substrat caractérisé par les étapes suivantes:

- poser le substrat sur une surface de travail, la face comportant les pistes conductrices étant dirigée vers le haut,
- placer le composant électronique dans un logement du substrat situé dans une zone comportant les pistes conductrices, les plages conductrices du composant entrant en contact avec des pistes correspondantes du substrat,
- appliquer une couche de matière isolante s'étendant à la fois sur le composant et au moins sur une zone du substrat entourant ledit composant, de sorte que la connexion électrique entre les plages conductrices et les pistes conductrices soit assurée par la pression de la couche isolante sur le composant.

2. Procédé selon la revendication 1 caractérisé en ce que le composant électronique est formé d'une puce munie de contacts sur une de ses faces, lesdits contacts étant rapportés sur une feuille conductrice constituant des plages de contact prolongeant les contacts de la puce, la face opposée de la puce est surmoulée par une matière isolante.

3. Procédé selon les revendications 1 et 2 caractérisé en ce que la couche de matière isolante est constituée par un premier substrat comportant un logement dans lequel est inséré le composant par sa face surmoulée, les plages de contact dudit composant se connectant avec des plages conductrices correspondantes d'un second substrat posé sur la surface de travail.

4. Procédé selon la revendication 1 caractérisé en ce que le composant électronique est formé d'une puce munie de contacts sur une de ses faces, lesdits contacts étant rapportés sur une feuille conductrice constituant des plages de contact prolongeant les contacts de la puce.



5. Procédé selon les revendications 1 et 4 caractérisé en ce que la couche de matière isolante est constituée par un premier substrat comportant un logement dans lequel est insérée la puce du composant, les plages de contact dudit composant s'appliquant contre la surface du substrat se connectent avec des plages conductrices correspondantes d'un second substrat posé sur la surface de travail.
6. Procédé selon les revendications 1, 4 et 5 caractérisé en ce que le logement du composant est obtenu par échauffement de la puce du composant puis enfoncement de ladite puce dans la matière du substrat au moyen d'un outillage adéquat, les plages de contact dudit composant s'appliquant contre la surface du substrat.
7. Procédé selon la revendication 1 caractérisé en ce que le composant électronique est formé d'une puce munie de contacts sensiblement plans sur une de ses faces.
8. Procédé selon les revendications 1 et 7 caractérisé en ce que la couche de matière isolante est constituée par un premier substrat comportant un logement dans lequel est insérée la puce, les contacts de ladite puce affleurant la surface du substrat se connectent avec des plages conductrices correspondantes d'un second substrat posé sur la surface de travail.
9. Procédé selon les revendications 1 à 5 et 9 caractérisé en ce que le logement du composant est constitué d'une cavité usinée ou d'une fenêtre étampée.
10. Procédé selon les revendications 1 et 8 caractérisé en ce que le logement de la puce est obtenu par échauffement puis enfoncement de ladite puce dans la matière du substrat au moyen d'un outillage adéquat, les plages de contact de ladite puce affleurant la surface du substrat.
11. Procédé selon la revendication 1 caractérisé en ce que le composant électronique est formé d'un module comportant sur une de ses faces un ensemble de contacts plans et sur la face opposée des plages conductrices reliées à chaque contact de l'ensemble.
12. Procédé selon les revendications 1 et 11 caractérisé en ce que le module est inséré dans un logement muni d'une fenêtre découpée dans un premier substrat

d'épaisseur sensiblement égale à celle du module, l'ensemble de contacts plans affleure la surface dudit substrat et les plages conductrices de la face opposée s'appuient sur des pistes conductrices d'un second substrat assemblé sur le premier substrat.

13. Procédé selon la revendication 12, caractérisé en ce qu'au moins un module ou une puce supplémentaire est monté dans l'un ou l'autre des substrats, ledit module comportant des plages conductrices connectées par pression sur des pistes conductrices correspondantes de l'un ou l'autre des substrats.

14. Procédé selon les revendications 3 à 13 caractérisé en ce qu'il comporte une étape supplémentaire de collage et de pressage de l'assemblage formé par la superposition des substrats.

ABRÉGÉ

Le but de la présente invention est de proposer un procédé de fabrication d'un transpondeur sous forme de carte ou d'étiquette capable de résister à des flexions ou des torsions sans interruption des connexions des composants électroniques.

Ce but est atteint par un procédé d'assemblage d'au moins un composant électronique comportant des plages conductrices sensiblement planes connectées à des pistes conductrices disposées sur la surface d'un support isolant généralement plan appelé substrat caractérisé par les étapes suivantes:

- poser le substrat sur une surface de travail, la face comportant les pistes conductrices étant dirigée vers le haut,
- placer le composant électronique dans un logement du substrat situé dans une zone comportant les pistes conductrices, les plages conductrices du composant entrant en contact avec des pistes correspondantes du substrat,
- appliquer une couche de matière isolante s'étendant à la fois sur le composant et au moins sur une zone du substrat entourant ledit composant, de sorte que la connexion électrique entre les plages conductrices et les pistes conductrices soit assurée par la pression de la couche isolante sur le composant.

Figure 3

Fig.1

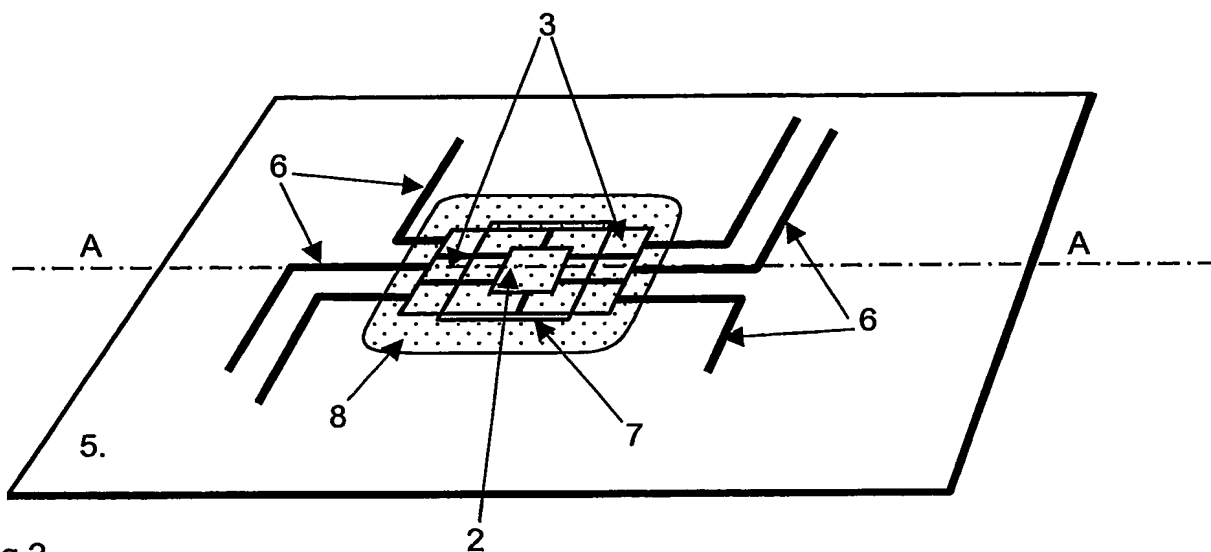
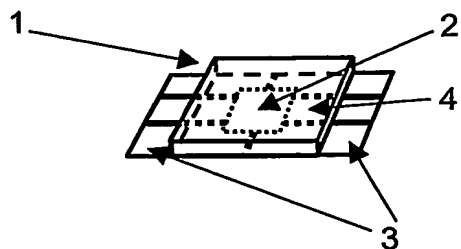


Fig.2

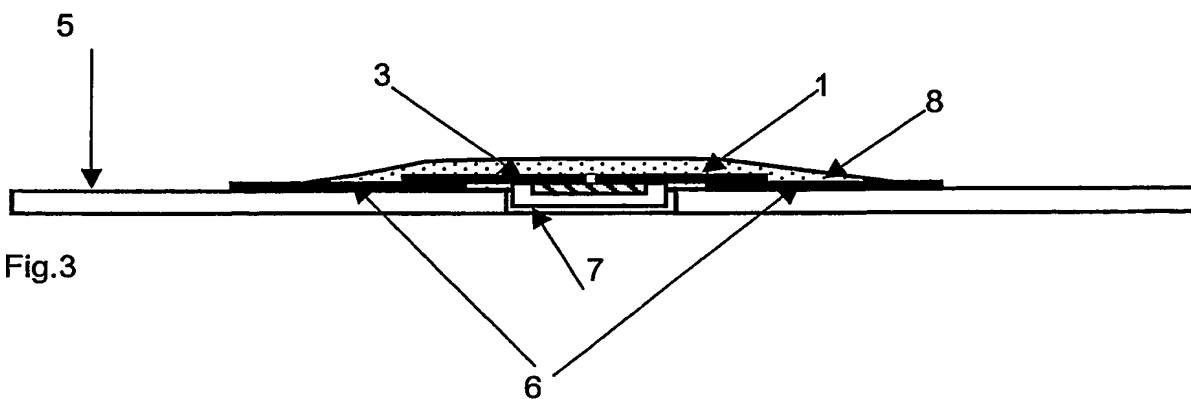
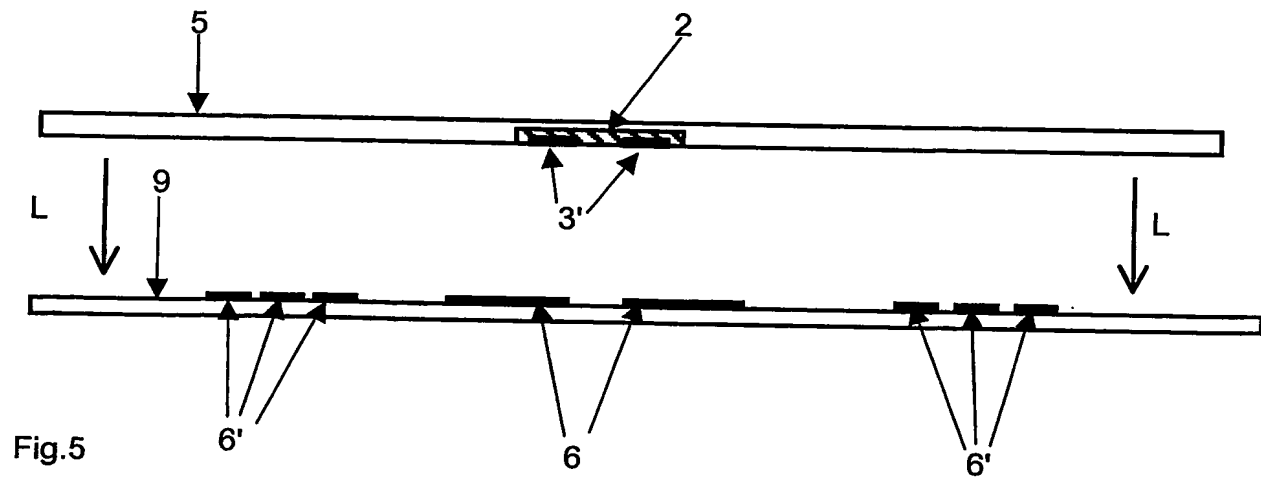
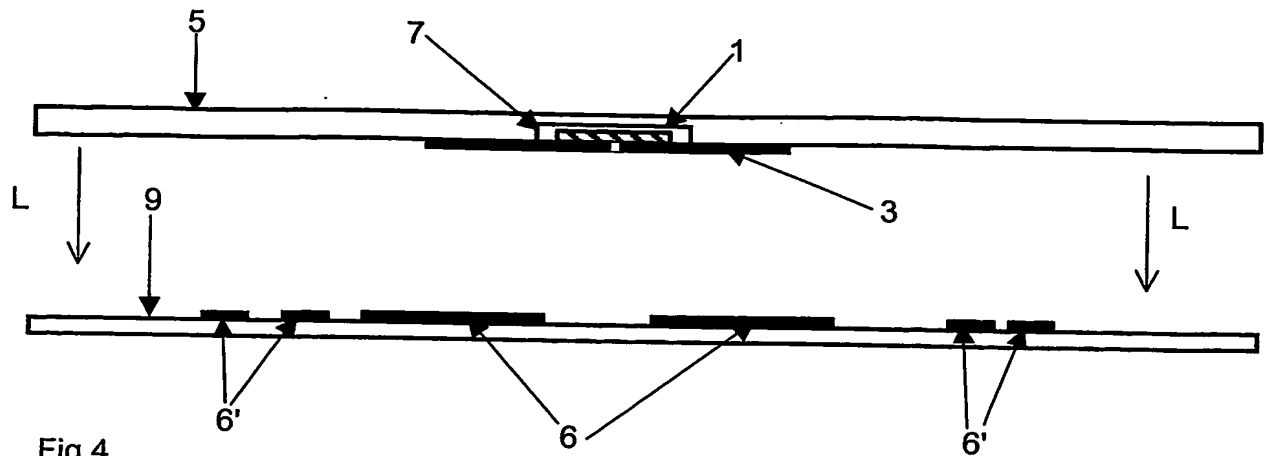


Fig.3



PCT/IB2004/050645

